

2023【鎖相迴路原理及應用】演講公告

星期二 9:10-12:10 電機二館 145 授課教授:劉深淵

周次	日期	時間	演講者	企業名稱	題目
1	2 月 21 日	上課			
2	2 月 28 日	和平紀念日放假			
3	3 月 7 日	上課			
4	3 月 14 日	上課			
5	3 月 21 日	上課			
6	3 月 28 日	10:20-12:10	黃逸傑	NVIDIA	Clock Distribution Technique and Challenge for 50Gbps+ Serdes
7	4 月 4 日	兒童節放假			
8	4 月 11 日	期中考週 4/10~4/14			
9	4 月 18 日	10:20-12:10	梁哲夫	Artlux	Clocking for iToF Sensors
10	4 月 25 日	10:20-12:10	汪炳穎	矽實科技	Auxiliary circuit in phase locked loop
11	5 月 2 日	10:20-12:10	洪兆慶	聯發科技	VCO design basic and its design issue in RF systems
12	5 月 9 日	10:20-12:10	高世源	聯發科技	Introduction to PLL application to Smartphone/Wi-Fi baseband and USB/HDMI transmitter
13	5 月 16 日	10:20-12:10	李宜庭	NVIDIA	A Brief Review of SERDES System
14	5 月 23 日	10:20-12:10	駱彥彬	達發科技	Clocking in SOC
15	5 月 30 日	10:20-12:10	王懷德	円星科技	Advantage and Challenge of FinFET Process in MIPI Interface Design
16	6 月 6 日 (期末考週)	10:20-12:10	管挺貴	創發科技 (ECONET)	Meet System Modeling Again at Phase-Locked Loops