國立台灣大學 系統晶片中心

培訓課程規劃表

課程名稱（中文／英文）:

高速類比/數位, 數位/類比轉換器的設計
Nyquist-Rate ADC and DAC

演講者 : 陳信樹 教授

時數（hr）: 6

摘要:

　　Architectures of Nyquist-rate data converters, ADC (Analog to Digital Converter) and DAC (Digital to Analog Converter), will be introduced and compared. Key design issues would be discussed. Practical CMOS circuit design examples will be given.

大網：

1. Data Converter Overview
2. ADC Architectures
3. ADC Design Considerations and Examples
4. DAC Architectures
5. DAC Design Considerations
6. Conclusions

所須背景知識:

　　Microelectronics、Analog IC design

建議參加對象:

　　IC 設計工程師、CAD 工程師、研究生